

**IR codes for ATOLL CD30, CD50se, CD80se, CD100se, CD200se, CD400  
CD50se2, CD80se2, CD100se2, CD200se2, CD400se  
DR100se2, DR200se2 and MD100**

REC-80 Protocol (Panasonic)

checksum = entete2 XOR entete3 XOR command

	<b>Entete 0</b>	<b>Entete 1</b>	<b>Entete 2</b>	<b>Entete 3</b>	<b>Command</b>	<b>Checksum</b>
<b>0</b>	0x40	0x04	0x05	0x50	0x98	0xCD
<b>1</b>	0x40	0x04	0x05	0x50	0x08	0x5D
<b>2</b>	0x40	0x04	0x05	0x50	0x88	0xDD
<b>3</b>	0x40	0x04	0x05	0x50	0x48	0x1D
<b>4</b>	0x40	0x04	0x05	0x50	0xc8	0x9D
<b>5</b>	0x40	0x04	0x05	0x50	0x28	0x7D
<b>6</b>	0x40	0x04	0x05	0x50	0xA8	0xFD
<b>7</b>	0x40	0x04	0x05	0x50	0x68	0x3D
<b>8</b>	0x40	0x04	0x05	0x50	0xE8	0xBD
<b>9</b>	0x40	0x04	0x05	0x50	0x18	0x4D
<b>POWER</b>	0x40	0x04	0x05	0x50	0xBC	0xE9
<b>PLAY</b>	0x40	0x04	0x05	0x50	0x50	0x05
<b>PAUSE</b>	0x40	0x04	0x05	0x50	0x60	0x35
<b>STOP</b>	0x40	0x04	0x05	0x50	0x00	0x55
<b>NEXT</b>	0x40	0x04	0x05	0x50	0x52	0x07
<b>PREVIOUS</b>	0x40	0x04	0x05	0x50	0x92	0xC7
<b>FORWARD</b>	0x40	0x04	0x05	0x50	0xC0	0x95
<b>REWIND</b>	0x40	0x04	0x05	0x50	0x40	0x15
<b>REPEAT</b>	0x40	0x04	0x05	0x50	0xE2	0xB7
<b>A/B REPEAT</b>	0x40	0x04	0x05	0x50	0x12	0x47
<b>PROGRAM</b>	0x40	0x04	0x05	0x50	0x51	0x04
<b>SHUFFLE</b>	0x40	0x04	0x05	0x50	0xb2	0xE7
<b>TIME</b>	0x40	0x04	0x05	0x50	0xAA	0xFF
<b>DIMMER</b>	0x40	0x04	0x05	0x50	0xD5	0x80
<b>CD/DAC</b>	0x40	0x04	0x05	0x50	0x35	0x60
<b>XLR/LINE</b>	0x40	0x04	0x05	0x50	0xF1	0xA4
<b>LEFT</b>	0x40	0x04	0x06	0x02	0x68	0x6C
<b>RIGHT</b>	0x40	0x04	0x06	0x02	0x28	0x2C
<b>UP</b>	0x40	0x04	0x06	0x02	0xc8	0xCC
<b>DOWN</b>	0x40	0x04	0x06	0x02	0x48	0x4C